(19) **日本国特許庁(JP)**

(12) 公 開 特 許 公 報(A)

(11)特許出願公開番号

特開2006-332365 (P2006-332365A)

(43) 公開日 平成18年12月7日(2006.12.7)

(51) Int.C1.

FΙ

テーマコード (参考)

HO1L 33/00

(2006, 01)

HO1L 33/00 HO1L 33/00 C N 5F041

審査請求 未請求 請求項の数 6 OL (全 9 頁)

(21) 出願番号 (22) 出願日 特願2005-154382 (P2005-154382)

平成17年5月26日 (2005.5.26)

(71) 出願人 000241463

豊田合成株式会社

愛知県西春日井郡春日町大字落合字長畑1

番地

(74)代理人 100071526

弁理士 平田 忠雄

(72) 発明者 瀧 哲也

愛知県西春日井郡春日町大字落合字長畑1

番地 豊田合成株式会社内

(72) 発明者 奥野 浩司

愛知県西春日井郡春日町大字落合字長畑1

番地 豊田合成株式会社内

(72) 発明者 山田 修平

愛知県西春日井郡春日町大字落合字長畑1

番地 豊田合成株式会社内

最終頁に続く

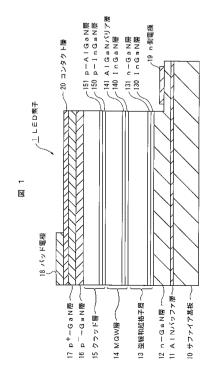
(54) 【発明の名称】 1 1 1 族窒化物系化合物半導体発光素子およびそれを用いた発光装置

(57)【要約】

【課題】 注入電流の増大に対応でき、熱による発光効率の低下を抑えて大光量の光照射を実現できるIII族室化物系化合物半導体発光素子およびそれを用いた発光装置を提供する。

【解決手段】 MQW層14のバリア層をA1GaNで形成し、その厚さとA1の添加量を最適化することで高注入電流の通電に対するキャリアオーバーフローの発生を抑えることが可能となり、発光効率を向上させることができる。また、発光効率の向上によって熱損失を抑えることができ、LED素子1自身が発する熱によって発光特性の低下が生じにくく、連続通電でも安定した発光特性を示すLED素子1が得られる。

【選択図】 図1



【特許請求の範囲】

【請求項1】

第1の導電型のIII族窒化物系化合物半導体層と、

第2の導電型のIII族窒化物系化合物半導体層と、

前記第1および前記第2の導電型のIII族窒化物系化合物半導体層の間に設けられ、井戸層とAlを3~6%含むバリア層からなるMQW層とを有することを特徴とするII I族窒化物系化合物半導体発光素子。

【請求項2】

第1の導電型の I I I 族窒化物系化合物半導体層と、

第2の導電型のIII族窒化物系化合物半導体層と、

前記第1および前記第2の導電型のIII族窒化物系化合物半導体層の間に設けられ、 InGaNからなる井戸層とAlを3~6%含むAlGaNバリア層からなるMQW層と を有することを特徴とするIII族窒化物系化合物半導体発光素子。

【請求項3】

前記MQW層は、InGaN層とn-GaN層とを交互に所定のペア数で積層して構成される歪緩和超格子層と、p-InGaN層とp-AlGaN層とを交互に所定のペア数で積層して構成されるクラッド層との間に設けられる請求項1に記載のIII族窒化物系化合物半導体発光素子。

【請求項4】

第1の導電型のIII族窒化物系化合物半導体層と、第2の導電型のIII族窒化物系化合物半導体層と、前記第1および前記第2の導電型のIII族窒化物系化合物半導体層の間に設けられ、InGaNからなる井戸層とA1を3~6%含むA1GaNバリア層からなるMQW層とを有するIII族窒化物系化合物半導体発光素子と、

前記III族窒化物系化合物半導体発光素子と同等の熱膨張率を有して構成される素子搭載基板と、

前記III族窒化物系化合物半導体発光素子および前記素子搭載基板を同等の熱膨張率を有して構成されて前記III族窒化物系化合物半導体発光素子および前記素子搭載基板を封止する無機封止部とを有することを特徴とする発光装置。

【請求項5】

前記無機封止部は、低融点ガラスからなる請求項4に記載の発光装置。

【請求項6】

前記III族窒化物系化合物半導体発光素子は、前記素子搭載基板にフリップ実装される構成の請求項4に記載の発光装置。

【発明の詳細な説明】

【技術分野】

[0001]

本発明は、III族窒化物系化合物半導体発光素子およびそれを用いた発光装置に関し、特に、注入電流の増大に対応でき、熱による発光効率の低下を抑えて大光量の光照射を実現できるIII族窒化物系化合物半導体発光素子およびそれを用いた発光装置に関する

【背景技術】

[00002]

従来、III族窒化物系化合物半導体発光素子は、青系から緑系色にかけての光を放出するLED(Light-Emitting Diode:発光ダイオード)素子として知られている。また、III族窒化物系化合物半導体発光素子は、可視光より更に短波長の光(近紫外~紫外)を放出するLED素子としても用いられる。

[0003]

近年、LEDの用途拡大に伴い、より大電流型、高出力型のLED素子の需要が高まっている。このような要望に応えるものとして、LED素子を構成する井戸層およびバリア層を厚くすることによりキャリア漏れの防止、p側層からのMgの拡散防止、キャリア閉

10

20

30

40

50

じ込め性の向上によって発光強度の向上を図ったIII族窒化物系化合物半導体発光素子がある(例えば、特許文献1参照。)。

【特許文献1】特開2002-84000号公報〔0013〕

【発明の開示】

【発明が解決しようとする課題】

[0004]

しかし、従来のIII族窒化物系化合物半導体発光素子によると、LED素子を駆動する注入電流を大にしたときキャリアオーバーフローが生じて光度の向上に限界がある。また、発光に伴って生じるLED素子自身の熱で発光効率が低下し、大光量の光を安定的に放射させることができないという問題がある。

[0005]

従って、本発明の目的は、注入電流の増大に対応でき、熱による発光効率の低下を抑えて大光量の光照射を実現できるIII族窒化物系化合物半導体発光素子およびそれを用いた発光装置を提供することにある。

【課題を解決するための手段】

[0006]

本発明は、上記の目的を達成するため、第1の導電型のIII族窒化物系化合物半導体層と、第2の導電型のIII族窒化物系化合物半導体層と、前記第1および前記第2の導電型のIII族窒化物系化合物半導体層の間に設けられ、井戸層とAlを3~6%含むバリア層からなるMQW層とを有するIII族窒化物系化合物半導体発光素子を提供する。

[0007]

また、本発明は、上記の目的を達成するため、第1の導電型のIII族窒化物系化合物半導体層と、第2の導電型のIII族窒化物系化合物半導体層と、前記第1および前記第2の導電型のIII族窒化物系化合物半導体層の間に設けられ、InGaNからなる井戸層とA1を3~6%含むA1GaNバリア層からなるMQW層とを有するIII族窒化物系化合物半導体発光素子を提供する。

[0008]

上記のIII族窒化物系化合物半導体発光素子において、MQW層は、InGaN層とn-GaN層とを交互に所定のペア数で積層して構成される歪緩和超格子層と、p-InGaN層とp-AlGaN層とを交互に所定のペア数で積層して構成されるクラッド層との間に設けられても良い。

[0009]

また、本発明は、上記の目的を達成するため、第1の導電型のIII族窒化物系化合物半導体層と、第2の導電型のIII族窒化物系化合物半導体層と、前記第1および前記第2の導電型のIII族窒化物系化合物半導体層の間に設けられ、InGaNからなる井戸層とA1を3~6%含むA1GaNバリア層からなるMQW層とを有するIII族窒化物系化合物半導体発光素子と同等の熱膨張率を有して構成される素子搭載基板と、前記III族窒化物系化合物半導体発光素子および前記素子搭載基板を同等の熱膨張率を有して構成されて前記III族窒化物系化合物半導体発光素子および前記素子搭載基板を封止する無機封止部とを有することを特徴とする発光装置を提供する。

[0010]

上記の発光装置において、無機封止部は、低融点ガラスからなるものを用いることが好ましい。また、III族窒化物系化合物半導体発光素子は、素子搭載基板にフリップ実装されることが好ましい。

【発明の効果】

[0011]

本発明によれば、注入電流の増大に対応でき、熱による発光効率の低下を抑えて大光量の光照射を実現することができる。

【発明を実施するための最良の形態】

10

20

30

40

20

30

40

50

[0012]

(第1の実施の形態)

図1は、本発明の第1の実施の形態に係るIII族窒化物系化合物半導体発光素子の層構成を示す断面図である。

[0013]

(L E D 素子1の構成)

このフェイスアップ型のIII族窒化物系化合物半導体発光素子1(以下、「LED素子1」という。)は、発光波長が460~470nmの青色光を放射する青色LED素子1であり、下地基板となるサファイア基板10上に順次A1Nバッファ層11と、n-GaN層12と、歪緩和超格子層13と、MQW層14と、クラッド層15と、p^-GaN層16と、p^-GaN層17と、コンタクト層20とを積層して構成されており、コンタクト層20上にはAuからなるパッド電極18が形成されている。また、コンタクト層20からn-GaN層12にかけてをエッチングによって除去することにより露出させたn-GaN層12にA1からなるn側電極19が設けられている。なお、同図においては各層の構成を明確にするために実寸と異なるサイズで各部を示している。

[0014]

歪緩和超格子層 13 は、 I n G a N \overline{B} 13 0 と、 \overline{D} n - G a N \overline{B} 13 1 とを交互に 10 ペア積層させることによって形成されている。

[0 0 1 5]

M Q W 層 1 4 は、 I n G a N 層 1 4 0 と、 A 1 G a N バリア層 1 4 1 とを交互に 6 ペア 積層させることによって形成されている。

[0016]

クラッド層15は、p-InGaN層150と、p-AlGaN層151とを交互に5 5ペア積層させることによって形成されている。

[0 0 1 7]

コンタクト層 2 0 は、 G a N 系半導体化合物と略同等の熱膨張率($=7\times10^{-6}$ /)と光透過性を有する I T O (Indium Tin Oxide)によって形成されており、パッド電極 1 8 から通電される電流を拡散させて p^+ - G a N 層 1 7 に供給する。なお、 L E D 素子 1 がフリップ実装される場合には、 I T O に代えて光反射性を有するロジウム(R h)を用いることもできる。

[0018]

以下に、本実施の形態のLED素子の製造方法について説明する。

[0019]

[0 0 2 0]

[0021]

次に、歪緩和超格子層13上にMQW層14を形成する。MQW層14は、まず、反応

20

30

40

50

装置内温度を 7.70 として T M G、 T M I、 N $_2$ 、 H $_2$ 、 および N H $_3$ を導入し、厚さ 2.0 ~ 4.0 の I n G a N 層 1.4 0 を形成する。次に、温度を 8.80 として T M A、 T M G、 N $_2$ 、 H $_2$ 、 および N H $_3$ を導入し、厚さ 2.0 ~ 8.0 の A 1_0 . $_5$ G a $_0$. $_9$ 5 N バリア層 1.4 1 を形成する。この工程を繰り返して I n G a N 層 1.4 0 および A 1 G a N バリア層 1.4 1 を 6 ペア積層する。

[0022]

次に、MQW層14上に超格子状のクラッド層15を形成する。クラッド層15は、まず、TMI、TMG、N $_2$ 、H $_2$ 、NH $_3$ 、およびシクロペンタジニエルマグネシウム(C $_2$ M $_3$)を導入し、厚さ20~80 の $_2$ T M $_3$ 、 N M $_3$ 、 N M $_4$ で N M $_5$ の N M $_5$ で N M $_5$

[0023]

次に、クラッド層 1 5 上に p - G a N 層 1 6 を形成する。 p - G a N 層 1 6 は、反応装置内温度を 1 0 0 0 として T M G、 N $_2$ 、 H $_2$ 、 N H $_3$ 、および C p $_2$ M g を導入し、厚さ 8 0 0 の p - G a N 層 1 6 を形成する。

[0024]

[0025]

このようにして形成されたGaN系半導体層の表面にITOからなるコンタクト層20を形成し、コンタクト層20からn-GaN層12にかけてをウエットエッチングによって除去することによりn-GaN層12を露出させる。次に、露出したn-GaN層12上にA1からなるn側電極19を形成する。次に、コンタクト層20の表面にAuからなるパッド電極18を形成する。次に、ダイシングソーで所定のサイズのLED素子1にカットする。なお、ウエハーのカットはダイシングソーによるものに限定されず、スクライブ等の他の切断方法で行っても良い。

[0026]

図2は、図1に示すA1GaNバリア層を有するLED素子1の通電特性を示し、(a)はA1GaNバリア層の厚さを変化させたときの電流値の変化を示す特性図、(b)は、電流の変化に対する光度の変化を示す特性図である。

[0027]

このLED素子1では、図2(a)に示すように、A1GaNバリア層141の厚さを50 としたときのIvが145 μ Wと優れた特性を示し、電流を増加させた場合についても図2(b)に示すGaNバリアで見られる光度飽和を生じることなく大光量が得られることを確認している。

[0028]

(第1の実施の形態の効果)

上記した第1の実施の形態によると、MQW層14のバリア層をA1GaNで形成し、その厚さとA1の添加量を最適化することで高注入電流の通電に対するキャリアオーバーフローの発生を抑えることが可能となり、発光効率を向上させることができる。また、発光効率の向上によって熱損失を抑えることができ、LED素子1自身が発する熱によって発光特性の低下が生じにくく、連続通電でも安定した発光特性を示すLED素子1が得られる。

[0029]

第1の実施の形態では、バリア層をA15%添加のA1GaNとしたが、膜厚を50としたときのA1の添加量を変化させて電流特性を調べたところ、図3に示すようにA1の添加量が3~6%の範囲でIvが130μW以上の良好な特性を有しており、特に5%

の添加量とすることで I v が 1 4 5 µ W と最も良好な特性を示すことがわかる。

[0030]

(第2の実施の形態)

図4は、第2の実施の形態に係る発光装置を示す断面図である。

[0 0 3 1]

この発光装置 2 1 は、第 1 の実施の形態で説明したLED素子 1 を光源とするものであり、LED素子 1 を搭載する A l $_2$ O $_3$ 基板 2 2 と、LED素子 1 および A l $_2$ O $_3$ 基板 2 2 を封止する低融点ガラスからなるガラス封止部 2 6 とを有する。

[0032]

LED素子 1 は、図 1 に示すLED素子 1 を、LED素子 1 と同等の熱膨張率(= 7 × 1 0 $^{-6}$ /)を有する A 1_2 O $_3$ 基板 2 2 にフリップ実装しており、LED素子 1 のパッド電極 1 8 および n 側電極 1 9 は A u スタッドパンプ 2 7 を介して A 1_2 O $_3$ 基板 2 2 に銅箔によって形成される回路パターン 2 3 に電気的に接続される。この回路パターン 2 3 は、 A 1_2 O $_3$ 基板 2 2 に形成されたビアホール 2 2 0 に設けられるビアパターン 2 5 を介して素子搭載面と反対側の底面に設けられる回路パターン 2 4 と接続されている。

[0033]

ガラス封止部 2 6 は、 L E D 素子 1 および A 1_2 O $_3$ 基板 2 2 と同等の熱膨張率を有し、 3 5 0 でホットプレス加工の可能な低融点ガラス(屈折率 n=1 . 8)によって形成されており、光取出し面となる側面 2 6 0 および上面 2 6 1 を有している。なお、ガラス封止部 2 6 の表面に Y A G (Yttrium Aluminum Garnet)等の黄色蛍光体層を薄く設けることにより、青色と黄色の混合に基づいて白色光を生じる白色発光装置 2 1 とすることができる。

[0034]

(発光装置21の動作)

発光装置 2 1 の回路パターン 2 4 を図示しない外部の電源部に接続して電圧を印加することにより、LED素子 1 のMQW層で発光する。発光に基づいて生じる青色光は、主としてLED素子 1 のサファイア基板 1 0 側からガラス封止部 2 6 に入射する。ガラス封止部 2 6 の屈折率はサファイア基板 1 0 の屈折率(n = 1 . 7)より大であるので、青色光はサファイア基板 1 0 との界面反射を生じることなくガラス封止部 2 6 に入射し、側面 2 6 0 および上面 2 6 1 から外部放射される。

[0035]

(第2の実施の形態の効果)

上記した第2の実施の形態によると、第1の実施の形態で説明したLED素子1の好ましい効果に基づく大光量の発光装置21が得られる。また、LED素子1をガラス封止することによってエポキシ、シリコーン等の樹脂材料封止に比べてLED素子1の封止性が良好で信頼性に優れるので、LED素子1から放射される青色光に対して無機材料からなるガラス封止部26の劣化が生ぜず、長期にわたって光学特性の安定した発光装置21とできる。なお、シリコーンについては耐熱性においてエポキシ樹脂より優れることから、発熱量の大なるLED素子1を封止する場合に用いることでエポキシ樹脂に比べて封止性と耐熱性を向上させることができる。

[0036]

また、LED素子1から放射される青色光に対して無機材料からなるガラス封止部26の劣化が生じないので、長期にわたって発光特性の安定した大光量の発光装置21が得られる。また、LED素子1を含めた発光装置21全体の耐熱性が良好である。さらにガラスは樹脂材料に対し熱膨張率が小であるので、封止材料の熱膨張収縮による要因等での断線は理論上生じないものとできる。このため、通電電流を大にした際に生じる発熱にも耐えうる構成とできることから、長時間の連続点灯でも発光効率の低下が生じず、大電流通電としても断線しない安定した大光量の放射性が得られる。

【図面の簡単な説明】

[0 0 3 7]

40

30

20

50

10

【図1】本発明の第1の実施の形態に係るIII族窒化物系化合物半導体発光素子の層構成を示す断面図である。

【図2】図1に示すA1GaNバリア層を有するLED素子の通電特性を示し、(a)はA1GaNバリア層の厚さを変化させたときの電流値の変化を示す特性図、(b)は、電流の変化に対する光度の変化を示す特性図である。

【図3】膜厚一定(50)でAlの添加量を変化させたときの電流特性図である。

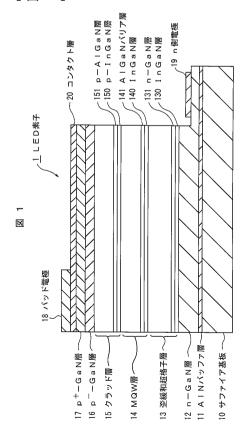
【図4】第2の実施の形態にかかる発光装置を示す断面図である。

【符号の説明】

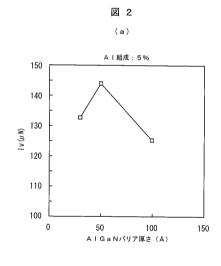
[0038]

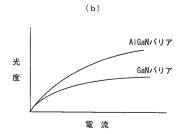
1 ... L E D 素子、 1 0 ... サファイア基板、 1 1 ... A 1 N バッファ層、 1 2 ... n - G a N 層、 1 3 ... 歪緩和超格子層、 1 4 ... M Q W 層、 1 5 ... クラッド層、 1 6 ... p - G a N 層、 1 7 層 ... p - G a N 層、 1 8 ... パッド電極、 1 9 ... n 側電極、 2 0 ... コンタクト層、 2 1 ... 発光装置、 2 2 ... A 1 2 O 3 基板、 2 3 ... 回路パターン、 2 4 ... 回路パターン、 2 5 ... ビアパターン、 2 6 ... ガラス封止部、 2 7 ... スタッドパンプ、 1 3 0 ... I n G a N 層、 1 3 1 ... n - G a N 層、 1 4 0 ... I n G a N 層、 1 4 1 ... A 1 G a N バリア層、 1 5 0 ... p - I n G a N 層、 1 5 1 p - A 1 G a N 層、 2 2 0 ... ビアホール、 2 6 0 ... 側面、 2 6 1 ... 上面、

【図1】



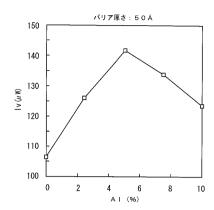
【図2】





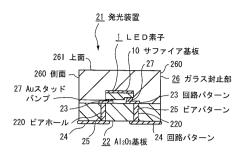
【図3】

図 3



【図4】

図 4



フロントページの続き

(72)発明者 西島 和樹

愛知県西春日井郡春日町大字落合字長畑1番地 豊田合成株式会社内

(72)発明者 生川 満久

愛知県西春日井郡春日町大字落合字長畑1番地 豊田合成株式会社内

(72)発明者 青木 真登

愛知県西春日井郡春日町大字落合字長畑1番地 豊田合成株式会社内

(72)発明者 末広 好伸

愛知県西春日井郡春日町大字落合字長畑1番地 豊田合成株式会社内

F ターム(参考) 5F041 AA03 CA05 CA40 CA57 CA65 DA09 DA12 DA19 DA72 FF11