

(19) 日本国特許庁(JP)

(12) 公開特許公報(A)

(11) 特許出願公開番号

特開2015-188048

(P2015-188048A)

(43) 公開日 平成27年10月29日(2015.10.29)

(51) Int.Cl.	F I	テーマコード (参考)
HO 1 L 33/06 (2010.01)	HO 1 L 33/00 1 1 2	5 F 1 4 1
HO 1 L 33/32 (2010.01)	HO 1 L 33/00 1 8 6	5 F 2 4 1

審査請求 未請求 請求項の数 14 O L (全 17 頁)

(21) 出願番号	特願2014-148507 (P2014-148507)	(71) 出願人	000003078 株式会社東芝 東京都港区芝浦一丁目1番1号
(22) 出願日	平成26年7月22日 (2014.7.22)	(74) 代理人	100108062 弁理士 日向寺 雅彦
(31) 優先権主張番号	特願2014-45977 (P2014-45977)	(72) 発明者	古山 英人 東京都港区芝浦一丁目1番1号 株式会社東芝内
(32) 優先日	平成26年3月10日 (2014.3.10)	(72) 発明者	木村 重哉 東京都港区芝浦一丁目1番1号 株式会社東芝内
(33) 優先権主張国	日本国 (JP)	F ターム (参考)	5F141 AA03 CA04 CA05 CA40 CA65 CA66 CA88 CB36 5F241 AA03 CA04 CA05 CA40 CA65 CA66 CA88 CB36

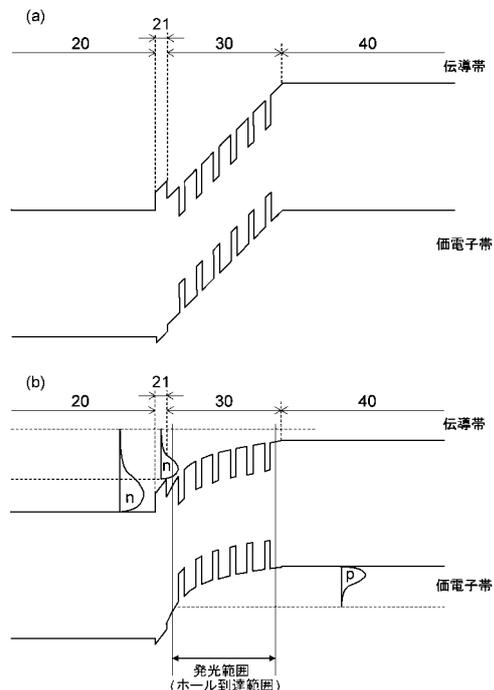
(54) 【発明の名称】 窒化物半導体積層体および半導体発光素子

(57) 【要約】

【課題】 発光効率の高い窒化物半導体積層体および半導体発光素子を提供する。

【解決手段】 窒化物半導体積層体は、n型クラッド層と、p型クラッド層と、n型クラッド層とp型クラッド層との間に設けられた活性層と、n側電子バリア層と、を備えている。活性層は、複数の井戸層と、それぞれの井戸層を挟み井戸層よりもバンドギャップエネルギーが大きい複数の障壁層と、を有する。n側電子バリア層は、活性層のn型クラッド層側の端に近接する領域であって、活性層から電子拡散長範囲内の領域に設けられ、活性層へ所定エネルギー以下の電子注入を抑制する。

【選択図】 図2



【特許請求の範囲】

【請求項 1】

窒化物半導体を含む n 型クラッド層と、
 窒化物半導体を含む p 型クラッド層と、
 前記 n 型クラッド層と前記 p 型クラッド層との間に設けられ窒化物半導体を含む活性層
 であって、複数の井戸層と、それぞれの前記井戸層を挟み前記井戸層よりもバンドギャッ
 プエネルギーが大きい複数の障壁層と、を有する活性層と、
 前記活性層の前記 n 型クラッド層側の端に近接する領域であって、前記活性層から電子
 拡散長範囲内の領域に設けられ、前記活性層へ所定エネルギー以下の電子注入を抑制する
 n 側電子バリア層と、
 を備えた窒化物半導体積層体。

10

【請求項 2】

前記活性層の中央より前記 n 型クラッド層側に p n 接合の拡散電位による最大電界領域
 を有する請求項 1 記載の窒化物半導体積層体。

【請求項 3】

窒化物半導体を含む n 型クラッド層と、
 窒化物半導体を含む p 型クラッド層と、
 前記 n 型クラッド層と前記 p 型クラッド層との間に設けられ窒化物半導体を含む活性層
 であって、複数の井戸層と、それぞれの前記井戸層を挟み前記井戸層よりもバンドギャッ
 プエネルギーが大きい複数の障壁層と、を有する活性層と、
 前記活性層の前記 n 型クラッド層側の端に近接する領域であって、前記活性層から電子
 拡散長範囲内の領域に設けられ、前記 n 型クラッド層および前記障壁層よりもバンドギャ
 ップエネルギーが大きい窒化物半導体を含む n 側電子バリア層と、
 を備えた窒化物半導体積層体。

20

【請求項 4】

窒化物半導体を含む n 型クラッド層と、
 窒化物半導体を含む p 型クラッド層と、
 前記 n 型クラッド層と前記 p 型クラッド層との間に設けられ窒化物半導体を含む活性層
 であって、複数の井戸層と、それぞれの前記井戸層を挟み前記井戸層よりもバンドギャッ
 プエネルギーが大きい複数の障壁層と、を有する活性層と、
 前記活性層の前記 n 型クラッド層側の端に近接する領域に設けられ、前記 n 型クラッド
 層および前記障壁層よりもバンドギャップエネルギーが大きい窒化物半導体を含み、熱平
 衡状態で空乏化している n 側電子バリア層と、
 を備えた窒化物半導体積層体。

30

【請求項 5】

空乏化した前記 n 側電子バリア層のキャリア密度は、 $1 \times 10^{16} \text{ cm}^{-3}$ 以下である
 請求項 4 記載の窒化物半導体積層体。

【請求項 6】

窒化物半導体を含む n 型クラッド層と、
 窒化物半導体を含む p 型クラッド層と、
 前記 n 型クラッド層と前記 p 型クラッド層との間に設けられ窒化物半導体を含む活性層
 であって、複数の井戸層と、それぞれの前記井戸層を挟み前記井戸層よりもバンドギャッ
 プエネルギーが大きい複数の障壁層と、を有する活性層と、
 前記活性層の前記 n 型クラッド層側の端に近接する領域に設けられ、前記 n 型クラッド
 層および前記障壁層よりもバンドギャップエネルギーが大きい AlGaIn を含み、前記 n
 型クラッド層および前記活性層よりも酸素濃度が高い n 側電子バリア層と、
 を備えた窒化物半導体積層体。

40

【請求項 7】

n 型 GaN を含む n 型クラッド層と、
 p 型 GaN を含む p 型クラッド層と、

50

前記 n 型クラッド層と前記 p 型クラッド層との間に設けられた活性層であって、アンドープ InGa_Nを含む複数の井戸層と、それぞれの前記井戸層を挟み前記井戸層よりもバンドギャップエネルギーが大きくアンドープ Ga_Nを含む複数の障壁層と、を有する活性層と、

前記活性層の前記 n 型クラッド層側の端に近接する領域に設けられ、前記 n 型クラッド層および前記障壁層よりもバンドギャップエネルギーが大きく AlGa_Nを含む n 側電子バリア層と、

を備え、

前記 n 型クラッド層における前記 n 側電子バリア層との界面付近に高濃度電子領域を有している窒化物半導体積層体。

10

【請求項 8】

前記 n 側電子バリア層が複数層で構成される請求項 1 ~ 7 のいずれか 1 つに記載の窒化物半導体積層体。

【請求項 9】

前記 n 側電子バリア層はアンドープ層である請求項 1 ~ 8 のいずれか 1 つに記載の窒化物半導体積層体。

【請求項 10】

前記 n 側電子バリア層は n 型層である請求項 1 ~ 8 のいずれか 1 つに記載の窒化物半導体積層体。

【請求項 11】

前記 n 側電子バリア層は p 型層である請求項 1 ~ 6 のいずれか 1 つに記載の窒化物半導体積層体。

20

【請求項 12】

前記 n 側電子バリア層の厚さは、2 nm 以上 50 nm 以下である請求項 1 ~ 11 のいずれか 1 つに記載の窒化物半導体積層体。

【請求項 13】

前記活性層の前記 p 型クラッド層側の端に近接する領域に設けられ、前記 p 型クラッド層および前記障壁層よりもバンドギャップエネルギーが大きい p 側電子バリア層をさらに備えた請求項 1 ~ 12 のいずれか 1 つに記載の窒化物半導体積層体。

【請求項 14】

請求項 1 ~ 13 のいずれか 1 つに記載の窒化物半導体積層体と、

前記 n 型クラッド層に接続された n 側電極と、

前記 p 型クラッド層に接続された p 側電極と、

を備えた半導体発光素子。

【発明の詳細な説明】

【技術分野】

【0001】

本発明の実施形態は、窒化物半導体積層体および半導体発光素子に関する。

【背景技術】

【0002】

近年、窒化物半導体を用いた発光素子が広く普及し、また、発光効率を向上させるための研究および開発も引き続き進められている。

40

【先行技術文献】

【特許文献】

【0003】

【特許文献 1】特開 2013 - 197512 号公報

【特許文献 2】特開 2010 - 135490 号公報

【特許文献 3】特公平 01 - 043472 号公報

【発明の概要】

【発明が解決しようとする課題】

50

【0004】

本発明の実施形態は、発光効率の高い窒化物半導体積層体および半導体発光素子を提供する。

【課題を解決するための手段】

【0005】

実施形態によれば、窒化物半導体積層体は、窒化物半導体を含むn型クラッド層と、窒化物半導体を含むp型クラッド層と、前記n型クラッド層と前記p型クラッド層との間に設けられ窒化物半導体を含む活性層と、n側電子バリア層と、を備えている。前記活性層は、複数の井戸層と、それぞれの前記井戸層を挟み前記井戸層よりもバンドギャップエネルギーが大きい複数の障壁層と、を有する。前記n側電子バリア層は、前記活性層の前記n型クラッド層側の端に近接する領域であって、前記活性層から電子拡散長範囲内の領域に設けられ、前記活性層へ所定エネルギー以下の電子注入を抑制する。

10

【図面の簡単な説明】

【0006】

【図1】第1実施形態の窒化物半導体積層体の模式断面図。

【図2】第1実施形態の窒化物半導体積層体の模式的なエネルギーバンド図。

【図3】第2実施形態の窒化物半導体積層体の模式断面図。

【図4】第2実施形態の窒化物半導体積層体の模式的なエネルギーバンド図。

【図5】第3実施形態の窒化物半導体積層体の模式断面図。

【図6】第3実施形態の窒化物半導体積層体の模式的なエネルギーバンド図。

20

【図7】第4実施形態の窒化物半導体積層体の模式断面図。

【図8】第4実施形態の窒化物半導体積層体の模式的なエネルギーバンド図。

【図9】第1実施形態の窒化物半導体積層体のシミュレーションによるエネルギーバンド図。

【図10】(a)は第1実施形態の窒化物半導体積層体のシミュレーションによる熱平衡状態でのキャリア分布図であり、(b)は第1実施形態の窒化物半導体積層体のシミュレーションによる熱平衡状態での電界強度図。

【図11】第2実施形態の窒化物半導体積層体のシミュレーションによるエネルギーバンド図。

【図12】第4実施形態の窒化物半導体積層体のシミュレーションによるエネルギーバンド図。

30

【図13】参照例の窒化物半導体積層体のシミュレーションによるエネルギーバンド図。

【図14】AlGaN厚さと電子トンネル確率との関係を表すグラフ。

【図15】参照例の窒化物半導体積層体の模式的なエネルギーバンド図。

【図16】実施形態の半導体発光素子の模式断面図。

【図17】(a)は第5実施形態の窒化物半導体積層体の模式断面図であり、(b)は第5実施形態の窒化物半導体積層体の模式的なエネルギーバンド図。

【発明を実施するための形態】

【0007】

以下、図面を参照し、実施形態について説明する。なお、各図面中、同じ要素には同じ符号を付している。

40

【0008】

図1は、第1実施形態の窒化物半導体積層体の模式断面図である。

【0009】

図2(a)及び(b)は、第1実施形態の窒化物半導体積層体の模式的なエネルギーバンド図である。図2(a)は熱平衡状態(バイアス電圧が0V)を、図2(b)は順バイアス状態を表す。また、図2(b)には、電子密度のエネルギー分布nと、ホール密度のエネルギー分布pもあわせて示している。

【0010】

図9(a)及び(b)は、第1実施形態の窒化物半導体積層体のシミュレーションによ

50

るエネルギーバンド図である。図9(a)は熱平衡状態(バイアス電圧が0V)を、図9(b)は順バイアス状態を表す。また、図9(a)にはフェルミレベル、図9(b)には電子の擬フェルミレベルおよびホール(空孔)の擬フェルミレベルを一点鎖線で示している。また、図10(a)、(b)は、それぞれ第1実施形態の窒化物半導体積層体のシミュレーションによる熱平衡状態でのキャリア分布、電界強度を表す。

【0011】

なお、本明細書において、窒化物半導体は、 $In_xAl_yGa_{1-x-y}N$ ($0 < x < 1$ 、 $0 < y < 1$ 、 $x + y < 1$)で表される。なお、導電型を制御するために添加される不純物を含むものも窒化物半導体に含まれるものとする。

【0012】

第1実施形態の窒化物半導体積層体(以下、単に積層体ともいう)は、n型クラッド層20と、p型クラッド層40と、n型クラッド層20とp型クラッド層40との間に設けられた活性層30と、を有する。

【0013】

n型クラッド層20は、例えば、n型Ga_{1-x}N層であり、所謂pn接合の順バイアス時に活性層30に電子を供給する。また、p型クラッド層40は、例えば、p型Ga_{1-x}N層であり、所謂pn接合の順バイアス時に活性層30にホールを供給する。

【0014】

活性層30は、複数の井戸層31と複数の障壁層32が交互に積層された多重量子井戸(MQW: Multiple Quantum well)構造を有する。なお、井戸層31と障壁層32の積層数は、任意である。

【0015】

井戸層31は、n型クラッド層20およびp側クラッド層40よりもバンドギャップエネルギーが小さい。障壁層32は、井戸層31を積層方向に挟んでおり、井戸層31よりもバンドギャップエネルギーが大きい。

【0016】

井戸層31は、例えば、アンドープの $In_xGa_{1-x}N$ ($0 < x < 1$)を含む。障壁層32は、例えば、アンドープのGa_{1-x}Nを含み、Inを実質的に含まない。また、障壁層32がInを含む場合、障壁層32におけるIn組成比は、井戸層31におけるIn組成比よりも低い。活性層30から放出される光のピーク波長は、例えば400nm以上650nm以下である。

ここで、アンドープとは、結晶成長の際に不純物を意図的に入れていないことを表す。逆に、n型またはp型と記述している場合は意図的に導電型を制御する不純物をドーピングすることを指すものとする。

【0017】

さらに、第1実施形態の積層体は、活性層30から見てn型クラッド層20側に位置するようにn側電子バリア層21を有し、活性層30のn型クラッド層20側の端に近接する領域に電子バリア層を設けている。例えば、図1に示す例では、n側電子バリア層21は、活性層30の最もn型クラッド層20寄りの障壁層32と、n型クラッド層20との間に設けられている。あるいは、n側電子バリア層21は、n型クラッド層20中における活性層30側の領域に設けられていてもよい。

【0018】

いずれにしても、n側電子バリア層21は、活性層30からn型クラッド層20側に向けて電子の拡散長範囲内の領域に設けられている。さらに、具体的には、n側電子バリア層21は、活性層30の最もn型クラッド層20寄りの井戸層31または障壁層32から、n型クラッド層20側に向けて電子拡散長範囲内の領域に設けられている。n側電子バリア層21は、n型クラッド層20から活性層30に注入される電子のうち、n側電子バリア層21のエネルギー障壁高さ以下のエネルギーの電子の注入を抑制する。

【0019】

n側電子バリア層21は、n型クラッド層20および障壁層32よりもバンドギャップ

10

20

30

40

50

エネルギーが大きく、例えば、アンドープの AlGaIn 層である。

【0020】

ここで、図15(a)及び(b)は、一般的に用いられている窒化物半導体積層体のエネルギーバンド図を参照例として示したものである。図15(a)は熱平衡状態(バイアス電圧が0V)のエネルギーバンド図を表し、図15(b)は順バイアス時のエネルギーバンド図を表す。また、図15(b)には、電子密度のエネルギー分布 n と、ホール密度のエネルギー分布 p もあわせて示している。

【0021】

図13(a)及び(b)は、参照例の窒化物半導体積層体のシミュレーションによるエネルギーバンド図である。図13(a)は熱平衡状態(バイアス電圧が0V)を、図13(b)は順バイアス状態を表す。また、図13(a)にはフェルミレベル、図13(b)には電子の擬フェルミレベルおよびホールの擬フェルミレベルを一点鎖線で示している。

10

【0022】

参照例の積層体においては、前述した第1実施形態の積層体の n 側電子バリア層21が設けられず、代わりに、 p 型クラッド層40と活性層30との間に、 p 側電子バリア層41が設けられている。図13の参照例の窒化物半導体積層体のシミュレーションによるエネルギーバンド図は、図9の層構成から n 側電子バリア層21を除き、 p 側電子バリア層41を設けたものに相当し、上記以外の構成のパラメータは全て図9のシミュレーションと同一である。

【0023】

p 側電子バリア層41は、 p 型クラッド層40および障壁層32よりもバンドギャップエネルギーが大きく、例えば、 p 型 AlGaIn 層である。 p 側電子バリア層41は、活性層30から p 型クラッド層40側への電子のオーバーフローを抑制する。

20

【0024】

InGaIn/GaN系の多重量子井戸では、伝導帯のバリア高さ(ヘテロ界面のエネルギー不連続量)と価電子帯のバリア高さがほぼ同等にもかかわらず、電子の有効質量に比べてホールの有効質量が数倍大きい(例えばGaNの場合、電子の有効質量0.2に対してホールの有効質量が1.7など)、 pn 接合の順バイアス時に、電子とホールで量子井戸の障壁層32を乗り越えられる量に大幅な差が生じ、活性層30(多重量子井戸)の n 型クラッド層側の量子井戸までホールが注入され難いという問題がある。

30

【0025】

すなわち、 p 型クラッド層40から注入されるホールが活性層30の p 型クラッド層40側に偏在してしまい、活性層30の n 型クラッド層20側でホールが不足し、活性層30内のキャリア注入が不均一になって発光効率の低下をまねく。このことは、図13(b)の参照例のホール擬フェルミレベルが、 n 型クラッド層20側で低下する(ホールが減少してバンドギャップの中央寄りになる)ことから確認できる。この場合、 n 型クラッド層20側に近い量子井戸では殆どホールが存在しないホール枯渇状態になっている。また、キャリア注入の不十分な量子井戸31は、光利得(キャリア再結合による光放出)が低いため、他の量子井戸が発する光を吸収してキャリア(電子およびホール)生成する光吸収体として機能し、光吸収により生成したキャリアが一切の損失無く再結合しない限り、全体としてのキャリア損失(発光効率低下)を生じてしまう。参照例の窒化物半導体積層体では、 p 型クラッド層40側の量子井戸にホールが集中する結果、電荷中性則を保つため電子が p 型クラッド層40側に引き寄せられ、 p 側電子バリア層41で p 型クラッド層40への電子拡散を抑え込まれるため、活性層30の p 側電子バリア層41に接する障壁層32の部分に過剰に電子が集中し、障壁層32でのAuger効果(非発光キャリア再結合)を促進させるキャリア損失が生じやすくなる。本来、Auger効果はキャリア密度の3乗に比例する効果のため、電子の集中部を作らないよう構成する必要がある。また、 p 側電子バリア層41に接する障壁層32の部分に過剰に電子が集中する結果、 p 側電子バリア層41のバンド変形(価電子帯側への沈み込み)が起こって p 側電子バリア層41の電子バリア効果が薄れ、結果として電子のオーバーフローを生じやすくなる。

40

50

【0026】

これらの問題を鑑み、第1実施形態によれば、活性層30のn型クラッド層20側の端に近接する領域にn側電子バリア層21を設けている。n側電子バリア層21は、例えばGa_{1-x}N層であるn型クラッド層20よりもバンドギャップエネルギーが大きなAlGa_{1-y}N層であり、n型クラッド層20に対して電子のヘテロ障壁を有している。即ち、n側電子バリア層21は、n型クラッド層20中の電子にとって障壁となり、n型クラッド層20の電子のうちAlGa_{1-y}NとGa_{1-x}Nの伝導帯ヘテロ障壁よりエネルギーの低い電子の活性層30への注入を抑制する。これはn型クラッド層20とp型クラッド層40の間にpn接合の順バイアスが印加されて電流が流れている場合においても同様である。

この結果、pn接合に順バイアスが印加された場合に、活性層30よりn型クラッド層20側（n型クラッド層20とn側電子バリア層21の界面近傍）に電子蓄積され、その電子蓄積量に相当するホールが、電荷中性則を保つためにp型クラッド層40から活性層30に注入されてn型クラッド層20側まで引き寄せられるようになる。このため、活性層30（多重量子井戸）のn型クラッド層20側の量子井戸にまでホールが供給されるようになり、活性層30内の注入キャリア分布が均等化されることで発光効率の向上が可能になる。

また、n側電子バリア層21とn型クラッド層20の電子親和力の差により、熱平衡状態において、n側電子バリア層21からn型クラッド層20に電子が移動してn側電子バリア層21が空乏化し、n側電子バリア層21とn型クラッド層20の界面に電子の高濃度領域が形成される。n側電子バリア層21とn型クラッド層20の電子障壁（伝導帯ヘテロ障壁）がある程度大きくなると、n型クラッド層20のn側電子バリア層21界面付近のバンド変形部に量子準位が形成され、n側電子バリア層21およびn型クラッド層20の電子を引き寄せて二次元電子ガスを形成するようになる。

【0027】

このため、熱平衡状態において、n側電子バリア層21および活性層30の残留電子が電子高濃度領域または二次元電子ガスに吸収されて空乏化（電子が枯渇化）し易くなる。この電子親和力の効果でIn_xAl_yGa_{1-x-y}N（0 < x < 1、0 < y < 1、x + y < 1）窒化物半導体のピエゾ効果が増大、即ち、n側電子バリア層21がほぼ真性領域まで空乏化することでn側電子バリア層21のピエゾ効果が増大する（残留キャリアによる電界遮蔽効果が無くなる）ことにより、図9（a）に示すようにn側電子バリア層21の両端に大きな電位差を生じ、これにより、活性層30の電子を枯渇化（n型クラッド層20側に排出）させ、更に電子高濃度領域（または二次元電子ガス）の負電荷によりp型クラッド層40からホールを引き寄せて、活性層30およびn側電子バリア層21にp型不純物（例えばMg等）を一切、意図的にドーブすることなく、即ち、アンドーブの状態ですべて活性層30を疑似的にp領域化させることができる。実際の結晶成長層ではp型クラッド層40などから熱拡散してくるMgが僅かに含まれる場合もあるが、上記の疑似p領域化は、そのような意図しない不純物も一切含まずに実質的なp領域化が可能ということを示している。この結果、n側電子バリア層21を疑似的なpn接合領域とし、pn接合の拡散電位をn側電子バリア層21部分に集中させ、pn接合の拡散電位による最大電界領域を活性層30の中央部よりn型クラッド層20側に位置させることが可能になる。ここでpn接合の拡散電位による最大電界領域とは、ヘテロ接合界面等でpn接合が無くても生じる局所的な電界を除き、pn接合の拡散電位で生じる電界の最大領域（エネルギーバンドの傾斜が最大となる部分）を指すものとする。

このようにして構成した場合のバンド構造を図9（a）に示す。図9（a）は、図2（a）の模式的なバンド構造（簡単化のため窒化物半導体のピエゾ電界効果を省略）とは異なり、各窒化物半導体のピエゾ効果も取り入れてシミュレーションした結果である。図9（a）及び図10（b）に示されるように、n側電子バリア層21の領域にpn接合の拡散電位による非常に大きな電界が集中しており、活性層30（量子井戸31および障壁層32の全て）が実質的なp領域になっていることが分る。勿論、上記のシミュレーションでは活性層30に一切のp型不純物を含ませず、p型クラッド層40などのp型不

10

20

30

40

50

純物が拡散して活性層30に混入していない理想的な結晶成長層でのバンド構造をシミュレーションしている。また、シミュレーションでは実際の結晶成長層での残留キャリアを考慮し、 $1 \times 10^{16} \text{ cm}^{-3}$ の電子濃度を初期値として設定している。即ち、活性層30を $1 \times 10^{16} \text{ cm}^{-3}$ のn型層として初期設定しているにもかかわらず、構造的な効果でp領域化していることになる。このことは、図10(a)に示すように、熱平衡状態でも活性層30がホールで満たされていることからわかる。この疑似p領域化の効果により、図13(a)に示す参照例に比べて、活性層30におけるpn接合の拡散電位による電界が大幅に緩和されていることも一目瞭然である。

【0028】

このようにpn接合による最大電界領域を活性層30よりn型クラッド層20側に位置させるための構成例としては、例えば、n型クラッド層20をGa_{0.25}N_{0.75}(例えばキャリア濃度を $1 \times 10^{19} \text{ cm}^{-3}$)、n側電子バリア層21をAl_{0.25}Ga_{0.75}N(例えばアンドープ)で厚さ15nmとし、活性層30(障壁層Ga_{0.25}N、井戸層InGa_{0.75}N)は全てアンドープとする。図9(a)はこの条件でのシミュレーション結果であり、活性層30を疑似的にp領域化するための条件として、n型クラッド層20がGa_{0.25}N(例えばキャリア濃度を $1 \times 10^{19} \text{ cm}^{-3}$)、活性層30(障壁層Ga_{0.25}N、井戸層InGa_{0.75}N)が全てアンドープの場合、n側電子バリア層21のAl組成が0.05以上、厚さが2nm以上が望ましい。

10

【0029】

図17(a)は第5実施形態の窒化物半導体積層体の模式断面図であり、図17(b)は第5実施形態の窒化物半導体積層体の模式的なエネルギーバンド図である。

20

【0030】

n側電子バリア層は、AlGa_{0.25}N層の単層に限らない。図17(a)及び(b)に示す実施形態によれば、結晶成長層の応力制御のために、n側電子バリア層は、複数のアンドープAlGa_{0.25}N層21と、複数のアンドープGa_{0.25}N層25を含んでいる。

【0031】

n側電子バリア層は、例えば、3層のAl_{0.25}Ga_{0.75}N層21を含んでいる。それぞれのAl_{0.25}Ga_{0.75}N層21の厚さは、例えば5nmである。AlGa_{0.25}N層21の間にGa_{0.25}N層25が設けられている。それぞれのGa_{0.25}N層25の厚さは、例えば5nmである。

30

【0032】

上記したバンド構造とするためには、活性層30、n側電子バリア層21のアンドープ時の残留キャリア密度(電子密度)は、例えば、 $1 \times 10^{16} \text{ cm}^{-3}$ 以下が望ましい。

【0033】

n側電子バリア層21を設けることにより、熱平衡状態で、pn接合の空乏層は、n側電子バリア層21により電子が蓄積して高キャリア密度化しているn側よりもp側に伸び易くなる。そして、図9(b)に示すように、順バイアス時には、n型クラッド層20とn側電子バリア層21との界面の蓄積電子電荷(n^{++})を電荷中性化するためにホールが引き寄せられ、活性層30のn型クラッド層20側の領域(量子井戸)までホールが注入されやすくなる。熱平衡時にp側に非対称的に伸びていた空乏層は、順バイアス時、p側から縮小し、活性層30へのホール注入が促進されることになる。

40

【0034】

この結果、活性層30に対する電子とホールの注入が均一化されて発光効率が高まり、また、活性層内で電子が局所的に集中する部分が無くなってAuger効果が激減し、高注入時のドループ現象を緩和することができる。

【0035】

図14は、Ga_{0.25}N層とGa_{0.25}N層との間に挟まれたAlGa_{0.25}N層の厚さ(nm)と、電子トンネル確率(%)との関係を表すグラフである。伝導帯の底からのAlGa_{0.25}N層の障壁エネルギー E_c は350meV、Ga_{0.25}N領域の電子の有効質量 m_e は0.22としている。

50

【0036】

また、グラフ中、a、b、c、d、e、f、g、h、iは、それぞれ、 E_c 比での電子エネルギー0.1、0.2、0.3、0.4、0.5、0.6、0.7、0.8、0.9を表す。

【0037】

n側電子バリア層21として機能するAlGaIn層があまりに薄いとトンネル効果により電子に対して障壁にならない。そこで、図14の結果によれば、n側電子バリア層21としてのAlGaIn層の厚さは2nm以上が望ましいことが分る。

【0038】

また、n側電子バリア層21が厚すぎると、n型クラッド層20とn側電子バリア層21との界面の蓄積電子が活性層30から遠くなり、蓄積電子電荷によるホールの引き込み効果が不十分になる。

【0039】

したがって、n側電子バリア層21の厚さは、2nm以上50nm以下が望ましく、理想的には2nm以上5nm以下が望ましい。

また、n側電子バリア層21の位置は、活性層30へ電子注入を行うため、活性層30から電子拡散長以下の範囲とすることが望ましい。

【0040】

また、n型クラッド層20とn側電子バリア層21との間の障壁を急峻にするために、n型クラッド層20とn側電子バリア層21との間の遷移層の厚さは2nm以下が望ましい。

【0041】

また、AlGaIn層中の酸素は自由電子を供給するドナーとして機能する。したがって、n側電子バリア層21としてAlGaIn層を使い、n側電子バリア層21において局所的に酸素濃度を高くすることで、n型クラッド層(GaN層)20との界面の蓄積電子を増大させ、且つn側電子バリア層21のキャリア枯渇化を効果的に行わせ、前述したホール引き込み効果を高めることができる。

【0042】

次に、図3は、第2実施形態の窒化物半導体積層体の模式断面図である。

【0043】

図4(a)及び(b)は、第2実施形態の窒化物半導体積層体の模式的なエネルギーバンド図である。図4(a)は熱平衡状態(バイアス電圧が0V)を、図4(b)は順バイアス状態を表す。また、図4(b)には、電子密度のエネルギー分布nと、ホール密度のエネルギー分布pもあわせて示している。

【0044】

図11(a)及び(b)は、第2実施形態の窒化物半導体積層体のシミュレーションによるエネルギーバンド図である。図11(a)は熱平衡状態(バイアス電圧が0V)を、図11(b)は順バイアス状態を表す。また、図11(a)にはフェルミレベル、図11(b)には電子の擬フェルミレベルおよびホールの擬フェルミレベルを1点鎖線で示している。

【0045】

第2実施形態においては、n側電子バリア層22として、n型クラッド層20および障壁層32よりもバンドギャップエネルギーが大きいn型AlGaIn層が設けられている。その他構成および効果は、第1実施形態と同じである。

【0046】

n側電子バリア層22には、成膜時にn型不純物として例えばSiがドーパされる。しかしながら、n側電子バリア層22中のキャリア(電子)は、n側電子バリア層22よりもエネルギーの低いn型クラッド層20および活性層30に拡散し、熱平衡状態において、n側電子バリア層22は空乏化(キャリアが枯渇化)し、二次元電子ガスを含む高濃度電子蓄積の効果およびピエゾ効果により、図11(a)のシミュレーション結果に示され

10

20

30

40

50

るように、 n 側電子バリア層22の領域に非常に大きな電界が生じる。また、図13(a)に示す参照例に比べて、活性層30の電界は緩和される。

【0047】

上記したバンド構造とするためには、活性層30、空乏化(キャリアが枯渇化)した n 側電子バリア層22のアンドープ時の残留キャリア密度(電子密度)は、例えば、 $1 \times 10^{16} \text{ cm}^{-3}$ 以下が望ましい。

【0048】

そして、第2実施形態においても、順バイアス時には、 n 型クラッド層20と n 側電子バリア層22との界面の蓄積電子電荷(n^{++})に対する電荷中性則でホールが引き寄せられ、活性層30の n 型クラッド層20側の領域までホールが注入されやすくなる。この結果、活性層30に対する電子とホールの注入が均一化されて発光効率が高まり、また、活性層内で電子が局所的に集中する部分が無くなってAuger効果が激減し、高注入時のドループ現象を緩和できる。

10

【0049】

また、第1実施形態と同様、 n 側電子バリア層22の厚さは、2nm以上50nm以下が望ましく、理想的には2nm以上5nm以下が望ましい。また、 n 型クラッド層20と n 側電子バリア層22との間の遷移層の厚さは2nm以下が望ましい。

【0050】

また、第2実施形態においても、 n 側電子バリア層21としてAlGaIn層を使い、 n 側電子バリア層21において局所的に酸素濃度を高くすることで、 n 型クラッド層(GaN層)20との界面の蓄積電子を増大させ、且つ n 側電子バリア層21のキャリア枯渇化を効果的に行わせ、前述したホール引き込み効果を高めることができる。

20

【0051】

次に、図5は、第3実施形態の窒化物半導体積層体の模式断面図である。

【0052】

図6(a)及び(b)は、第3実施形態の窒化物半導体積層体の模式的なエネルギーバンド図である。図6(a)は熱平衡状態(バイアス電圧が0V)を、図6(b)は順バイアス状態を表す。また、図6(b)には、電子密度のエネルギー分布 n と、ホール密度のエネルギー分布 p もあわせて示している。

【0053】

第3実施形態においては、 n 側電子バリア層23として、 n 型クラッド層20および障壁層32よりもバンドギャップエネルギーが大きい p 型AlGaIn層を n 型クラッド層20の内側に設けている。

30

【0054】

n 側電子バリア層23には、成膜時に p 型不純物として例えばMg、Zn、Cd、Cがドーパされる。

【0055】

そして、第3実施形態においては、 n 側電子バリア層23(p 型)が n 型クラッド層20に挟まれて価電子帯レベルが揃えられるようにバンド構成されるため、順バイアス時に n 型クラッド層20より n 側電子バリア層23が伝導帯側に突き出した形で低エネルギー電子のバリアとなり、 n 型クラッド層20と n 側電子バリア層23との界面に電子を蓄積することができる。この界面の蓄積電子電荷(n^{++})に対する電荷中性則でホールが引き寄せられ、活性層30の n 型クラッド層20側の領域までホールが注入されやすくなる。この結果、活性層30に対する電子とホールの注入が均一化されて発光効率が高まり、また、活性層内で電子が局所的に集中する部分が無くなってAuger効果が激減し、高注入時のドループ現象を緩和できる。

40

【0056】

また、第1実施形態と同様、 n 側電子バリア層23の厚さは、2nm以上50nm以下が望ましく、理想的には2nm以上5nm以下が望ましい。また、 n 型クラッド層20と n 側電子バリア層23との間の遷移層の厚さは2nm以下が望ましい。

50

【 0 0 5 7 】

また、AlGaInをp型にする不純物としてMgをドーブした場合、MgはHと結びつきやすい。したがって、いずれもp型不純物(Mg)を含まないn型クラッド層(GaN)20および活性層(InGaIn/GaN)30よりも、p型AlGaIn層であるn側電子バリア層23において局所的に水素濃度が高くなっている。これは、n側電子バリア層23の欠陥の低減に寄与する。

尚、n側電子バリア層23は、第一の実施形態、第二の実施形態と同様にn型クラッド層20を挟まずに活性層30に接する構成とすることも構わない。この場合、n側電子バリア層23(pドーブ)により活性層30が持上げられて疑似p領域化しやすくなるという効果がある。

10

【 0 0 5 8 】

次に、図7は、第4実施形態の窒化物半導体積層体の模式断面図である。

【 0 0 5 9 】

図8(a)及び(b)は、第4実施形態の窒化物半導体積層体の模式的なエネルギーバンド図である。図8(a)は熱平衡状態(バイアス電圧が0V)を、図8(b)は順バイアス状態を表す。また、図8(b)には、電子密度のエネルギー分布nと、ホール密度のエネルギー分布pもあわせて示している。

【 0 0 6 0 】

図12(a)及び(b)は、第4実施形態の窒化物半導体積層体のシミュレーションによるエネルギーバンド図である。図12(a)は熱平衡状態(バイアス電圧が0V)を、図12(b)は順バイアス状態を表す。また、図12(a)にはフェルミレベル、図12(b)には電子の擬フェルミレベルおよびホールの擬フェルミレベルを一点鎖線で示している。

20

【 0 0 6 1 】

第4実施形態においては、第1実施形態の構成に加えて、p側電子バリア層41をさらに備えている。

【 0 0 6 2 】

p側電子バリア層41は、活性層30のp型クラッド層40側の端に近接する領域に設けられている。例えば、図7に示す例では、p側電子バリア層41は、活性層30の最もp型クラッド層40寄りの障壁層32と、p型クラッド層40との間に設けられている。

30

【 0 0 6 3 】

p側電子バリア層41は、p型クラッド層40および障壁層32よりもバンドギャップエネルギーが大きく、例えば、p型AlGaIn層である。

【 0 0 6 4 】

p側電子バリア層41は、第1実施形態において僅かながらも活性層30からp型クラッド層40側へ漏れていく電子のオーバーフローを抑制する。このことは、図12(b)の電子の擬フェルミレベルが、p側電子バリア層41より先で低下する(電子が減少して中央寄りになる)ことから確認できる。

【 0 0 6 5 】

第4実施形態によれば、n型クラッド層20側およびp側クラッド層40の両方に電子バリア層を設けることで、活性層30での電子とホールの発光再結合効率をより高めることができる。

40

【 0 0 6 6 】

なお、第2実施形態および第3実施形態の構成においても、p型クラッド層40側にp側電子バリア層41をさらに設けてもよい。

【 0 0 6 7 】

図16は、実施形態の半導体発光素子の模式断面図である。図16には、半導体発光素子の一例として、LED(Light Emitting Diode)を示す。

【 0 0 6 8 】

実施形態の半導体発光素子は、窒化物半導体層10を有する。窒化物半導体層10は、

50

前述したいずれかの実施形態の窒化物半導体積層体を含む。

【0069】

窒化物半導体層10は、基板1上に、有機金属気相成長(MOCVD: metal organic chemical vapor deposition)法によって形成される。あるいは、分子線エピタキシー(MBE: molecular beam epitaxy)法によって窒化物半導体層10を基板1上に形成してもよい。

【0070】

基板1は、例えば、シリコン基板、サファイア基板、SiC基板、GaN基板などを用いることができる。

【0071】

また、窒化物半導体層10は、前述した層(n型クラッド層、活性層、p型クラッド層、n側電子バリア層、p側電子バリア層)以外に、基板1と窒化物半導体との格子定数の不一致を緩和するバッファ層、電極とのコンタクト層などを含むことができる。また、n型クラッド層と基板1との間に、SLS(strained layer super lattice)バッファ層を形成して格子欠陥の低減化を図ることもよい。

【0072】

窒化物半導体層10は、基板1の反対側に、p型層の面10pと、n型層の面10nとを有する。n型層の面10n上にはn側電極パッド2が設けられている。p型層の面10p上にはp側電極3(例えばITO(Indium Tin Oxide)などの透明電極やAg電極)が設けられ、そのp側電極3上にはp側電極パッド4が設けられている。基板1はそのまま残すことでも、除去することでも構わない。前者の場合には、p側電極3を透明電極とすることが望ましく、後者の場合には、p側電極3をAgとして基板を除去した面から光を取り出すことでも構わない。また、後者の場合、n側電極を基板を除去した面に設けることでも構わなく、n側電極として透明電極を形成してn電極パッド2を部分的に設ける構成としてもよい。

【0073】

前述した実施形態の窒化物半導体積層体を含む発光素子(LED)は、高い発光効率を有する。

【0074】

なお、実施形態の窒化物半導体積層体は、LEDに限らず、LD(Laser Diode)にも適用可能である。

【0075】

本発明のいくつかの実施形態を説明したが、これらの実施形態は、例として提示したものであり、発明の範囲を限定することは意図していない。例えば、前述したn側電子バリア層21~23およびp側電子バリア層41は複数層設けられても構わず、また、その複数の電子バリア層の組成が異なっても構わない。これら新規な実施形態は、その他の様々な形態で実施されることが可能であり、発明の要旨を逸脱しない範囲で、種々の省略、置き換え、変更を行うことができる。これら実施形態やその変形は、発明の範囲や要旨に含まれるとともに、特許請求の範囲に記載された発明とその均等の範囲に含まれる。

【符号の説明】

【0076】

1...基板、2...n側電極パッド、3...透明電極、4...p側電極パッド、10...窒化物半導体積層体、20...n型クラッド層、21, 22, 23...n側電子バリア層、30...活性層、31...井戸層、32...障壁層、40...p型クラッド層、41...p側電子バリア層

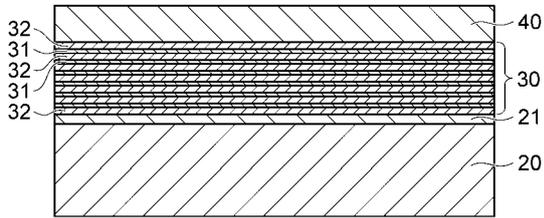
10

20

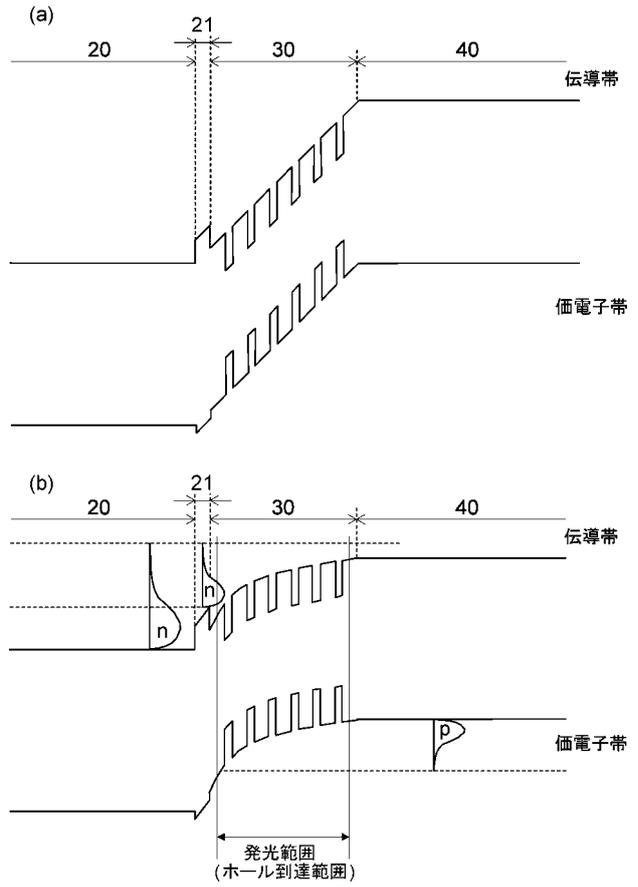
30

40

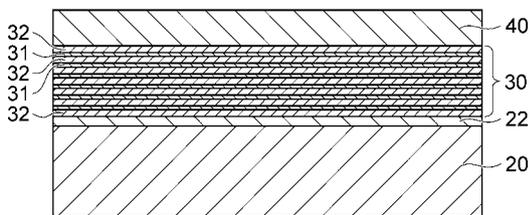
【 図 1 】



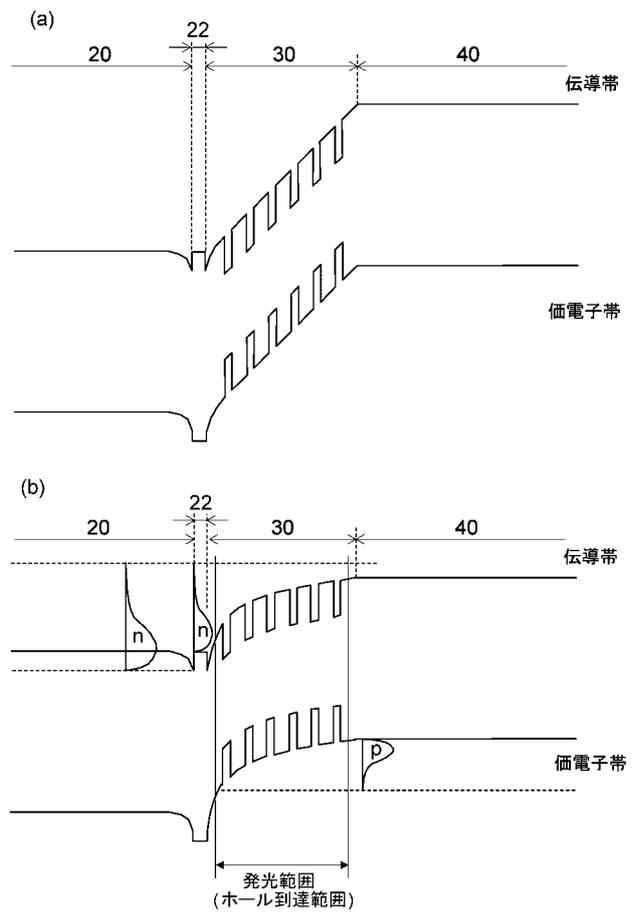
【 図 2 】



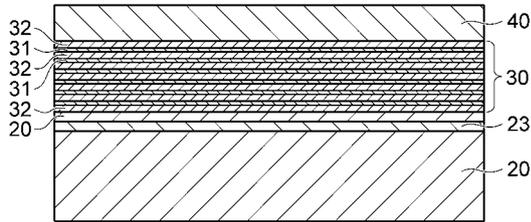
【 図 3 】



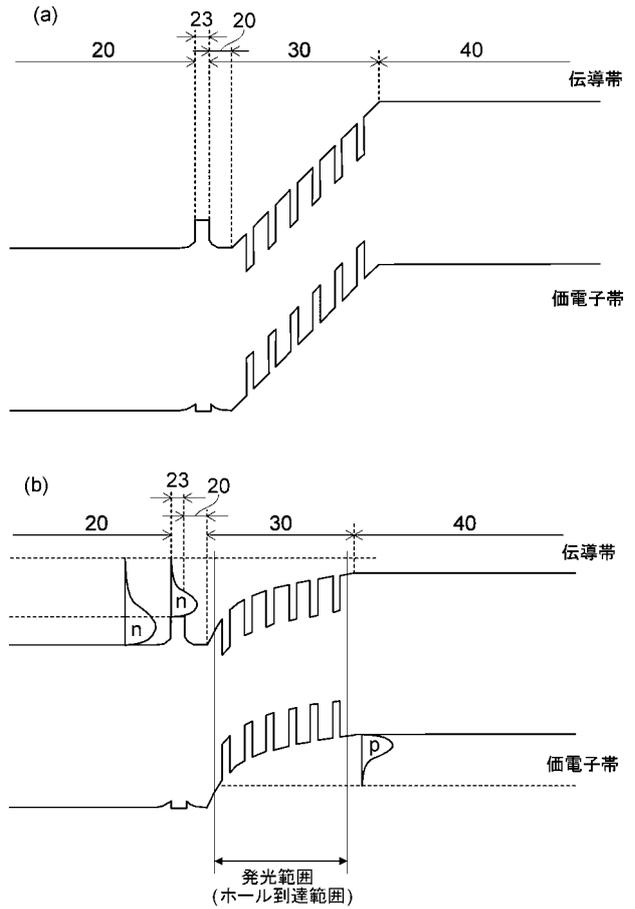
【 図 4 】



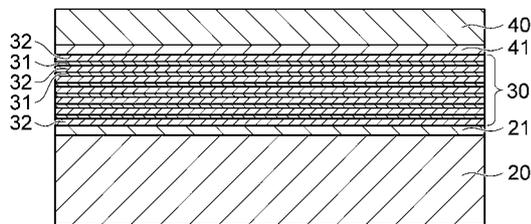
【 図 5 】



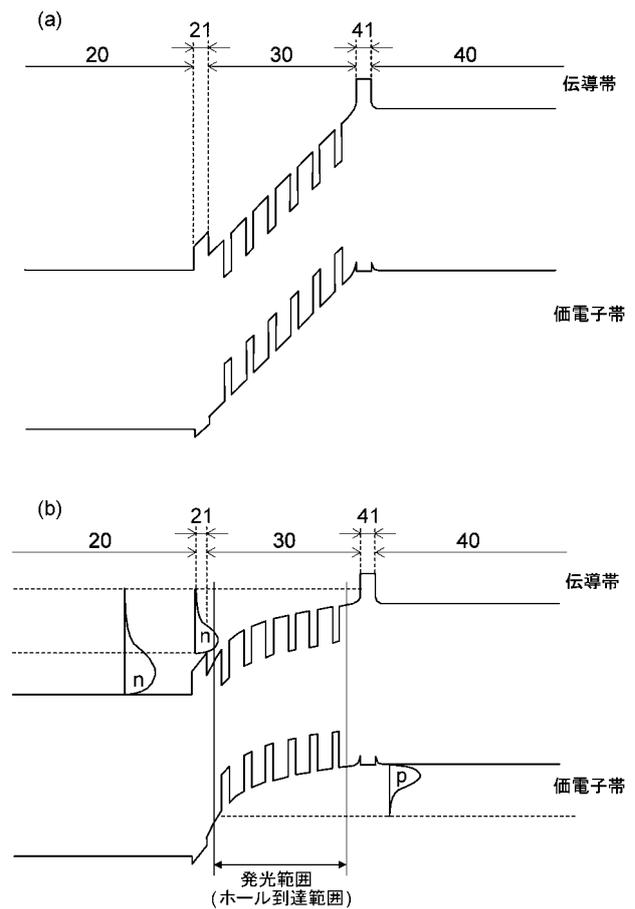
【 図 6 】



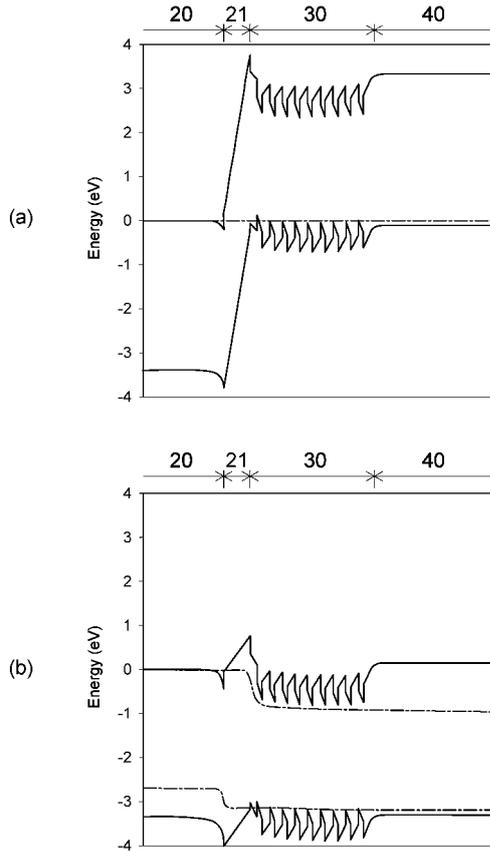
【 図 7 】



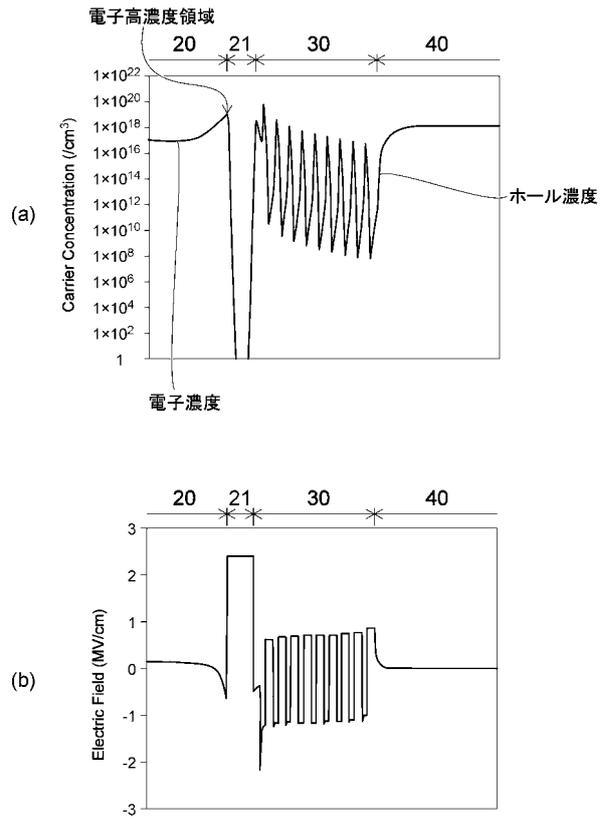
【 図 8 】



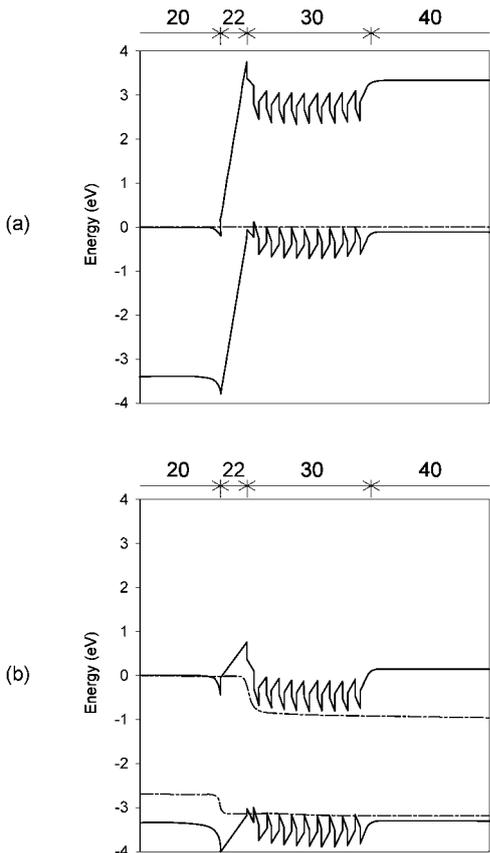
【 図 9 】



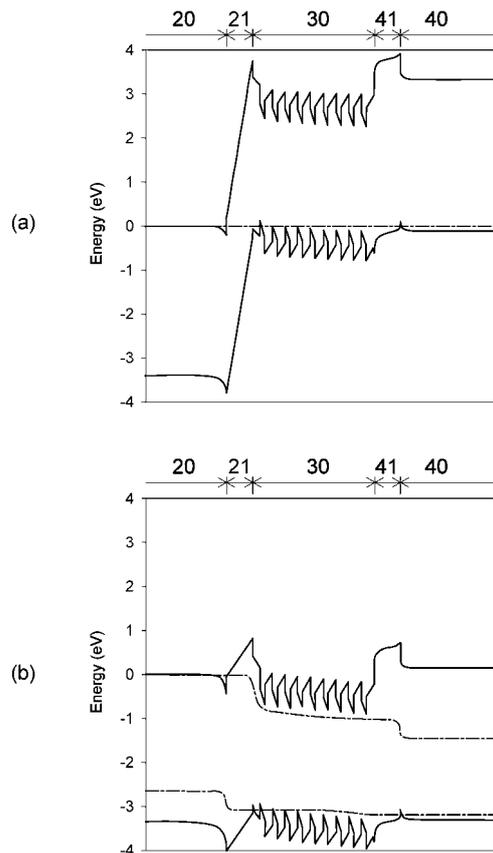
【 図 1 0 】



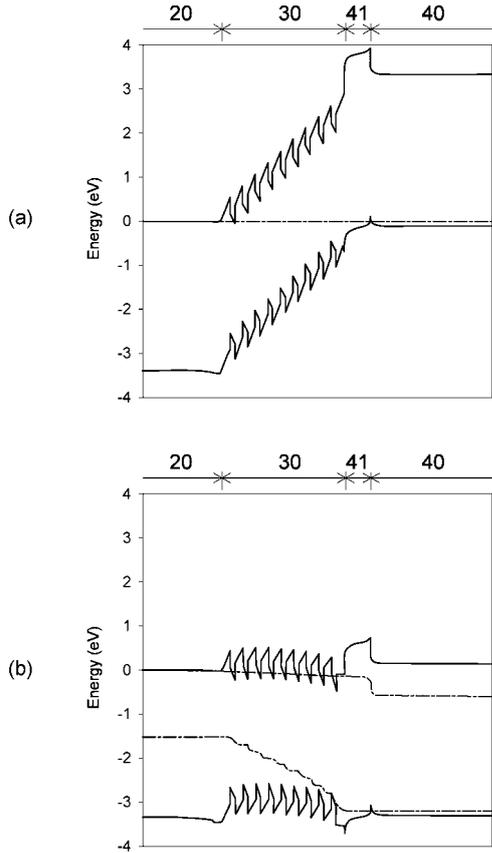
【 図 1 1 】



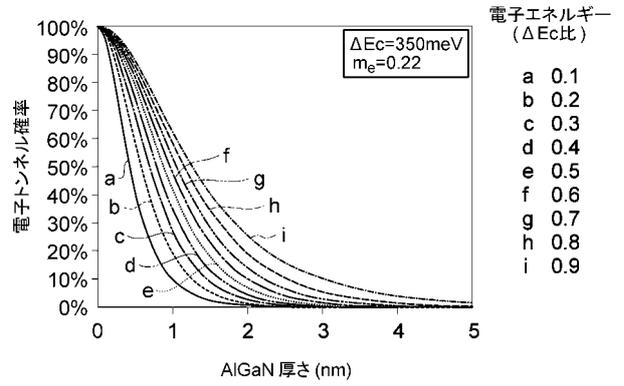
【 図 1 2 】



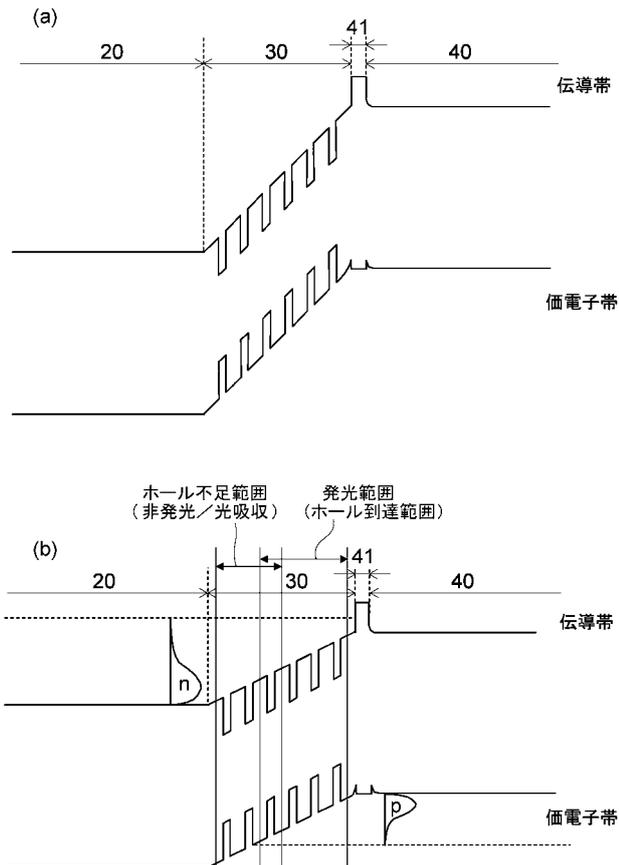
【 図 1 3 】



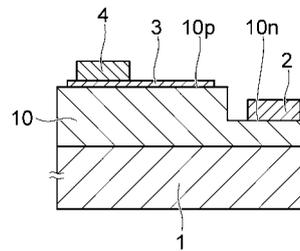
【 図 1 4 】



【 図 1 5 】



【 図 1 6 】



【 図 1 7 】

